



# GSTL YAZ STAJI 2021

Staj programı

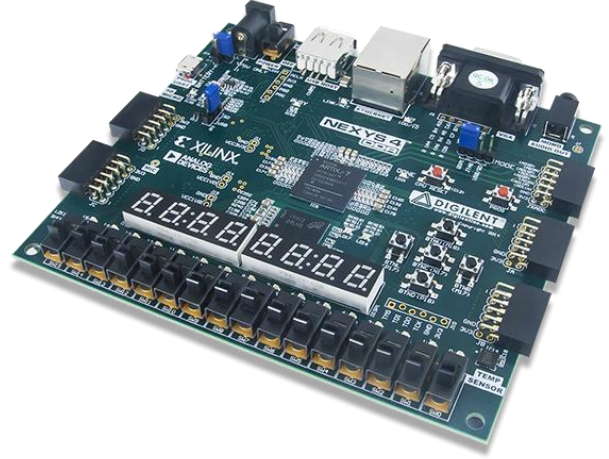
**05 Temmuz - 06 Ağustos  
2021**

tarihleri arasında  
gerçekleştirilecektir.

Başvurular

[www.gstl.itu.edu.tr](http://www.gstl.itu.edu.tr)

adresinden yapılacaktır.



## FPGA Stajı

### İçerik :

1. VHDL ile donanım tasarlama, gerçekleştirme
2. FPGA üzerinde 32-bit işlemci ve uygulamaya özel donanım yapıları ile kırmık üstü sistem tasarımı ve gerçekleştirilmesi
3. Kırmık üstü sistem ile C programlama dili kullanılarak uygulama geliştirilmesi

### Önşart:

C ve Lojik Tasarıma Giriş derslerinin alınmış olması.

Son başvuru tarihi **30 Mart 2021**'dir.

Program için **15 kişilik** kontenjan ayrılmıştır

Staj her gün 09:00-16:00 arası çevrimiçi ekran paylaşımı yapılarak gerçekleştirilecektir.