



GSTL

YAZ

STAJI

2017

Her iki program da **12 Haziran - 14 Temmuz 2017** tarihleri arasında gerçekleştirilecektir.

Başvurular
www.gstl.itu.edu.tr
adresinden
yapılacaktır.



Intel Galileo Stajı

İçerik :
Kart üzerinde
Linux işletim
sistemi
çalıştırma
ve
çevreselleri
kullanan C
uygulamaları
geliştirme.

Önşart:
C dersinin alınmış
olması.



FPGA Stajı

İçerik :
Verilog HDL ile
donanım
tasarlama,
gerçekleme ve
FPGA üzerinde
32-bit işlemci
kurup
C uygulaması
çalıştırma.

Önşart:
C ve Sayısal
Devreler dersinin
alınmış olması.

Son başvuru tarihi **30 Nisan 2017**'dir.

Programlara **18'er kişilik** kontenjan ayrılmıştır.

Stajyerlerin taşınabilir kişisel bilgisayarlarını kullanmaları tavsiye edilmektedir.

Stajda Devreler ve Sistemler Laboratuvarı kullanılacaktır.